

(11)Publication number:

11-018471

(43) Date of publication of application: 22.01.1999

(51)Int.CI.

H02P 5/41 H02P 21/00

(21)Application number: 09-160176

(71)Applicant: OKUMA MACH WORKS LTD

(22)Date of filing:

17.06.1997

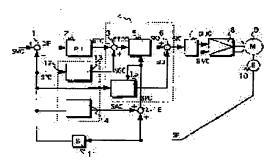
(72)Inventor: NASHIKI MASAYUKI

SATAKE AKIYOSHI

## (54) CONTROLLER FOR SYNCHRONOUS MOTOR

## (57)Abstract:

PROBLEM TO BE SOLVED: To control a motor stably and efficiently by calculating a phase compensation amount with reference to a rotor speed calculated from a rotor position, determining a code from the polarity of a torque command value and then determining a phase compensation amount being applied to the rotor position. SOLUTION: A current command value SIC is subjected to phase distribution through a phase distributor 7 before a phase U current command SIUC and a phase V current command SIVC are delivered to an amplifier 8 (in the case of three-phase, the command values are produced for only two phases because the command value for one remaining phase is determined automatically). A drive current is applied from the amplifier 8 to a motor 9. The motor 9 is fixed with a rotor position detector 10, producing a rotor position SP. The rotor position SP is converted through a differentiator 11 into a rotor speed SPD. which is delivered to the field current operating section 15 in a current command value operating section 15, the gain-correcting section 13 in a correcting section 12 and a phase-correcting section 14, in order to calculate a correction value applied to the motor 9.



# **LEGAL STATUS**

[Date of request for examination]

10.08.2000

[Date of sending the examiner's decision of rejection]

18.12.2001

[Kind of final disposal of application other than the examiner's decision of rejection or application

converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

BEST AVAILABLE CORY

Copyright (C); 1998,2003 Japan Patent Office

### (19) 日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出顧公開番号

# 特開平11-18471

(43)公開日 平成11年(1999) 1月22日

(51) Int.Cl.<sup>6</sup> H 0 2 P 5/41 21/00 職別配号 303 FI H02P 5/41 5/408

303K C

審査請求 未請求 請求項の数3 OL (全 6 頁)

(21)出願番号

特願平9-160176

(22)出顧日

平成9年(1997)6月17日

(71)出願人 000149066

オークマ株式会社

爱知県名古屋市北区辻町1丁目32番地

(72)発明者 梨木 政行

愛知県丹羽郡大口町下小口5丁目25番地の

1 オークマ株式会社大口工場内

(72)発明者 佐竹 明喜

愛知県丹羽郡大口町下小口5丁目25番地の

1 オークマ株式会社大口工場内

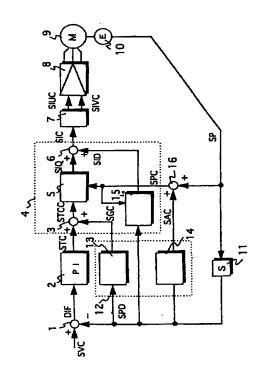
(74)代理人 弁理士 吉田 研二 (外2名)

## (54) 【発明の名称】 同期電動機の制御装置

# (57)【要約】

【課題】 同期電動機の制御装置において、高速回転時の誘起電圧増加や巻線インダクタンスによる電圧効果の増大、電動機の巻線の電気的時定数等による電流指令に対する応答電流の位相遅れおよび振幅低減を減少させ、制御性の良い同期電動機の制御装置を提供すること。

【解決手段】 回転子位置より回転子速度を算出し、該回転子速度を参照して位相補償量を算出する手段を備え、回転子位置に加える位相補償量を演算する位相補償演算部14と、回転子位置より回転子速度を算出し、該回転子速度を参照してゲイン補償量を算出する手段を備え、トルク指令値に乗じる前記ゲイン補償量を演算するゲイン補償演算部13を持つことで上記課題は達成される。



20

30

1

#### 【特許請求の範囲】

【請求項1】 永久磁石もしくは固定子巻線より得られる界磁と、固定子の電機子電流とにより回転子の回転トルクを得る同期電動機との制御装置であって、

前記電動機の回転子位置を検出する手段と、

該電動機に電流を流すために、前記回転子位置とトルク 指令値より電流指令を算出する電流指令演算部を具備す る制御装置において、

回転子位置より回転子速度を算出し、該回転子速度を参照して位相補償量を算出する手段を備え、回転子位置に加える前記位相補償量を演算する位相補償演算部を備えることを特徴とする同期電動機の制御装置。

【請求項2】 請求項1に記載の同期電動機の制御装置 において.

回転子位置より回転子速度を算出し、該回転子速度を参 照してゲイン補償量を算出する手段を備え、トルク指令 値に乗じられる前記ゲイン補償量を演算するゲイン補償 演算部を備えることを特徴とする同期電動機の制御装 置。

【請求項3】 請求項1または2に記載の同期電動機の 制御装置において、

回転子速度をパラメータとする制御装置外部より設定可能な関数パターンを持つ位相補償演算部およびゲイン補 償演算部を持つことを特徴とする同期電動機の制御装 置。

#### 【発明の詳細な説明】

#### [0001]

【発明の属する技術分野】本発明は、工作機械や産業機械、電気自動車等に利用される同期電動機の制御装置に関するものであり、特に同期電動機の制御特性を改良する制御装置に関するものである。

#### [0002]

【従来の技術】従来の制御プロック図を3相(U, V. W相)での制御を例にとり図8に示す。上位制御器より 速度指令値SVCが指令され減算器1により回転子速度 SPDとの差DIFが演算される。DIFがPI制御器 2により電機子電流指令値STCを電流指令演算部5に 出力する。また、回転子速度SPDを参照して界磁電流 演算部81により界磁電流パターンに従い界磁電流指令 値SFCを電流指令演算部5に出力する。電流指令演算 部5は回転子位置SP(機械角)を参照し、電気角に変 換後、電機子電流指令値STCと界磁電流指令値SFC をベクトル演算し、電流指令値SICを得る。(電機子 電流指令値STCと界磁電流指令値SFCの位相差は電 気角でπ/2[rad]である。) その後、U相電流指令値 SIUCとそれとの位相差  $(2\pi)/3$ または  $(4\pi)$ /3 [rad]であるV相電流指令値SIVCを演算する。 3相中2相が決定されれば、残りのW相の電流 (SIW C) は決定されるので特に図示しない。各相の電流指令 値は増幅器8を介して3相電流として電動機9に印加さ

れ電動機9の回転子を回転させる。回転子にとりつけられた回転子位置検出手段である検出器10により回転子位置SPが得られ、電流指令演算部5および微分器12にフィードバックされる。微分器12は回転子位置SPを微分して回転子速度SPDとして減算器1および界磁電流演算部81に出力する。以上の動作からわかるように、電流指令値SIC(相分配後、SIUC、SIVC)は界磁電流指令値SFCと電機子電流指令値STCをベクトル加算して作られる。また制御する際、回転子速度、回転子の界磁(ベクトル図でいうId成分;永久磁石の場合も固定界磁電流成分を流していると等価的にみなすことができる)に応じた誘起電圧が固定子巻線端

## 子間に生じる。 【0003】

【発明が解決しようとする課題】従来技術の制御装置を 使用した場合、回転子速度、回転子の界磁(ベクトル図 でいう I d 成分;永久磁石の場合も固定界磁電流成分を 流していると等価的にみなすことができる) に応じた誘 起電圧が固定子巻線端子間に生じるため、基底回転数 (界磁弱めを行わない領域の回転数) 以上の回転数にな った場合、端子間電圧が電源電圧を上回り、制御装置 (特に増幅器) からの電力注入の効率が低下する。その 結果、大きな電流指令値に対して実電流が振幅、位相共 に追従しなくなる。特に、リラクタンス型電動機を界磁 電流と電機子電流とを別々に演算するベクトル制御の場 合、位相が遅れるということは実際に流れる合成電流の 電機子電流成分より位相が π/2遅れている界磁電流成 分の比率が増加することとなり、界磁弱め制御を行って いるにも関わらず効果がなく、また電機子電流成分が低 下するため、思うようなトルクが得られないという問題 があった。巻線のターン数が多い場合 (=基底回転数を 低く設計した場合など) に、巻線インダクタンスが大き くなり、その結果回転数が高くなると制御を行う際の電 流の周波数が高くなるので、インピーダンスZ=R+i ωL(R:巻線抵抗、ω:角周波数、L:巻線インダク タンス)も増加する。そのため巻線による電圧降下が増 大し、有効に利用される電圧が低下するのも位相遅れの 原因となる場合がある。また、巻線インダクタンスが大 きくなるということは、電流の応答時定数(t=L/R sec) が長くなることとなり、高回転時の周波数の高 い電流指令の変化に応答できないことになる為、このこ とも位相遅れおよび振幅の追従遅れの原因となってい る。本発明は上述した事情から成されたものであり、簡 単な構成で安定して効率の良い電動機の制御を実現させ ることができる同期電動機の制御装置を提供することを 目的とする。

#### [0004]

【課題を解決するための手段】本発明の上記目的は、永 久磁石もしくは固定子巻線より得られる界磁と、固定子 の電機子電流とにより回転子の回転トルクを得る同期電

動機の制御装置であって、前記電動機の回転子位置を検 出する手段と、該電動機に電流を流すために、前記回転 子位置とトルク指令値より電流指令を算出する電流指令 演算部を具備する制御装置において、回転子位置より回 転子速度を算出し、該回転子速度を参照して位相補償量 を算出する手段を備え、トルク指令値の極性により符号 を決定した後、回転子位置に加える前記位相補償量を演 算する位相補償演算部を備え、回転子位置より回転子速 度を算出し、該回転子速度を参照してゲイン補償量を算 出する手段を備え、トルク指令値の極性により符号を決 定した後、トルク指令値に乗じる前記ゲイン補償量を演 算するゲイン補償演算部を備え、そして、位相補償演算 部およびゲイン補償演算部内に、回転子速度をパラメー タとする制御装置外部より設定可能な関数パターンを具 備することで達成される。本発明にあっては、回転子速 度により電動機に印可する電流の位相およびゲインの補 正値を算出し、電流指令値に加算することにより効率の 良い制御装置が得られた。また、安定した制御が行える という利点も得られた。

#### [0005]

【発明の実施の形態】以下、添付図面をもとに本発明の 実施形態を説明する。なお、特に断らない限り、同記 号、番号のものは同機能、性能を有するものである。図 1は本発明の実施形態の具体例である。上位制御器より 速度指令値SVCが指令され減算器1により回転子速度 SPDとの偏差DIFが演算される。偏差DIFはPI 制御器2によりトルク指令値STCとして電流指令演算 部4に出力される。電流指令演算部4には電機子電流演 算部5と界磁電流演算部15が備えられており、電機子 電流演算部5は回転子位置SPと位相補正値SACを加 算器16で演算した補正後回転子位置SPCを参照し、 トルク指令STCより電機子電流指令値SIQが加算器 6に出力される。また、界磁電流演算部15は回転子速 度SPDと補正後回転子位置SPCを参照し、界磁電流 指令値SIDを加算器6に出力する。加算器6は、電機 子電流指令値SIQと界磁電流指令値SIDをベクトル 演算し、電流指令値SICを生成し相分配器?に出力す る。なお、電機子電流指令値SIQと界磁電流指令値S IDの位相は電気角でπ/2ずれている。電流指令値S ICは相分配器 7 で相分配され、U相電流指令値SIU CおよびV相電流指令値SIVCを増幅器8に出力する (3相の場合、他の2相が決定されれば残りの1相が決 定されるため、2相のみの指令値を作成する。特に限定 するわけではなく、W相電流指令SIWC(図示なし) を指令しても良い)。増幅器8からは電動機9に駆動電 流が印加される。電動機9には回転子位置を検出する検 出器10が取り付けられており、回転子位置SPを出力 する。回転子位置SPは微分器11により回転子速度S PDに変換され、電流指令値演算部4内4の界磁電流演 算部15、及び補正部12のゲイン補正部13、位相補

正部14に出力される。

【0006】図2は補正部12の関数パターンの例である。補正部12内には、ゲイン(振幅)を補正するゲイン補償演算部13と、電流位相を補正する位相補償演算部14とが備えられている。ゲイン補償演算部13には回転子速度SPDをパラメータとしてゲイン補正係数SGCを出力するような関数パターン(a)が設定される。また位相補償演算部は回転子速度SPDをパラメータとして位相補正値SACを出力するような関数パターン(b)が設定される。関数パターンの設定は外部より設定される方式に限定するものではなく、制御器内部メモリにあらかじめ関数式、またはデータマップとして持っていても良い。

【0007】図(a)は回転子速度SPDに対してゲイ ン補正係数SGCを出力するような関数パターンであ り、低回転時、補正係数1.0でゲインの補正がない が、高回転時の応答遅れに対するゲインの低下を補正す る為に、SGC>1.0になっている。この関数パター ンは使用の方法によってはSGC<1.0 (ゲイン低 下) に設定することも可能であり、目的の制御方法によ って任意に設定可能である。図(b)は回転子速度SP Dに対し位相補正値SACを出力する関数パターンであ り、低回転時の位相補正値は小さな値をとるが、高回転 時の位相遅れを補正するために、回転子速度SPDが大 きくなるほど位相補正値SACが大きくなるようなパタ ーンに設定してある。この関数パターンも任意に設定可 能であり、位相遅れが生じないような電動機を使用する 場合には、位相補正値0 (つまりフラットな関数) に設 定も可能である。

【0008】図3には、本制御(ベクトル演算による制 御)の基本的な概念図を示す。界磁電流指令SID(I d) 31と、それより位相が $\pi$ /2または(3/2)  $\pi$ [rad] ずれた電機子電流SIQ (Iq) 32をベク トル合成して、電流指令SIC (Io) 33を演算す る。実際に流す電流は、合成電流SIC(Io)33で ある。次に図4~6に従来技術の制御装置の不具合(電 流の位相遅れおよび振幅低減について)を説明する。図 4に位相遅れによる不具合を、ベクトル図を使用して説 明する。本制御方法では、界磁電流指令 I d ( d 軸電流 成分)と電機子電流成分Ⅰ q (q 軸電流成分)をベクト ル演算した合成電流Ioを増幅器に指令して電動機を駆 動するのは、図3で説明した通りである。電流指令(合 成電流) Ioに対し A の位相遅れが発生した場合の実 電流を I res 4 2 とすると、指令値に対して見かけ上の 界磁電流成分Idr44はΔIdだけ増加し、電機子電 流成分Iqr46はΔIqだけ減少することになる。界 磁電流成分が増加するということは、端子間電圧が上昇 するということであり、特に界磁弱め制御を行う場合 は、界磁弱めを行っているにも関わらず界磁弱め効果が なくなってしまう。また、電機子電流成分が低下するこ

50

とは、出力トルクが低下する為、制御対象の電動機が希望する指令通りの動作をしないという不具合が発生する。

【0009】図5に制御中のアナログ(連続)電流指令 51を与えた場合の波形の具体例を示す。低速で制御を 行う場合、ほぼ指令通りに実電流 52が流れており、遅れ時間  $\Delta$  t  $\leftrightarrows$  0 であることが実験で確認されている。高速回転で制御を行う場合、図5に示されるように指令値に対して位相遅れ  $\Delta$   $\theta$  が発生し、振幅も低下していることがわかる。

【0010】図6にマイクロプロセッサで制御中のデジ タル (離散) 電流指令61を与えた場合の波形の具体例 を示す。(a)に低回転時の電流指令61及び実電流波 形62、(b) に高回転時の電流指令63及び実電流波 形64を示す。なお、電流指令はデジタルで表現してあ るが実電流は増幅器がアナログなため、波形もアナログ で表現するものとする(ただし、この組み合わせに限定 するものではない)。 (a) の低速回転時は、電流指令 値61のサンプリング数が多いため、正弦波を滑らかに 表現することができる。そのため、実電流62もほぼア ナログ指令の場合に近く追従している(ただし、厳密に はサンプリングの際に発生する階段状の波形(高い周波 数成分を含む)に対して、追従遅れが発生しているが指 令値に対しては問題のないレベルである)。(b)の高 速回転時は、図に示すように電流指令値63が階段状で あるが、ほぼ矩形波に近くなってしまっている。これは 電流の周波数が制御周波数に近くなっている為で、マイ クロプロセッサの処理時間に限界があり正弦波を表現す るサンプリング数が少なくなってしまっている。矩形波 のような周波数の高い波形に対して、インダクタンスに 30 よる時定数(t=L/R;ただし、Lは巻線インダクタ ンス、R は巻線抵抗である) や増幅器や制御器特有の時 定数などが原因で、実電流波形64は実際の制御よりも 遅れが大きくなってしまうことになる。この例の波形の 場合、電気角でπ/4近く遅れており、実電流の電機子 電流成分がほとんどゼロに近い状態であり、また界磁電 流成分は指令よりも大きくなっているため、端子間誘起 電圧が電源電圧を上回り制御不能の状態に陥ってしま う。

【0011】図7に本発明での高回転時(デジタル)電 40 流制御の波形を示す。高速回転時の電流指令の位相およびゲインを補正した場合の電流波形を示す。波形73 は、実際に流れてほしい電流指令値、波形74は従来技術での電流指令値に対する応答波形(位相遅れ、振幅低減が発生している)である。また、波形71は本発明により位相・ゲイン補正を行った場合の電流指令値であり、波形72はその指令値に対する応答である。実際に流れてほしい電流波形73と補正後の実電流波形72が振幅・位相共にほぼ一致していることがわかる。このように、位相・ゲインを回転数に対して補正することで、50

界磁電流成分と電機子電流成分を設計通りの制御が行えるようになり、制御不能に陥る等の不具合が回避できる 制御装置になった。

#### [0012]

【発明の効果】以上のように、本発明で示す同期電動機の制御装置によれば、回転子速度を参照して変化するゲインおよび位相補償演算部を内蔵する補正部を具備したため、電動機巻線のインダクタンスや増幅器、制御器に起因する高速回転時に発生する電流指令に対する実電流の位相遅れおよび振幅低減が減少し、実際に流すべき電流位相および振幅の電流により制御が行える様になったため、制御不能に陥る等お不具合が減少した。さらに、位相遅れによるトルク減少などの非線形なトルク特性になるのを、線形性の良い特性を持つ電動機のように制御ができるようになった。なお、本発明は前述の第1図から第6図に示した本発明の実施例に限定されるものではなく、その主旨を逸脱しない範囲で下記のような変形を行なってもよい。

(1) 本実施形態では、界磁電流指令と電機子電流指令をベクトル演算して電流指令とする制御方法について説明したが、電流指令の位相(動作角)をトルク指令値の極性を判別して動作角の正負を決定後、ベクトル制御のq軸に相当する軸より動作角(符号付き)を移行することで、ベクトル制御と同等に制御する方法にも有効である。

(2) 本実施形態では、回転子を持つ電動機について説明したが、可動子を持つ構造のリニア型電動機に適用しても良い。

# 【図面の簡単な説明】

【図1】 本発明の同期電動機の制御装置の実施形態を 示すプロック図である。

【図2】 本発明の同期電動機の制御装置に具備される 補正部の関数パターンの一例である。

【図3】 本発明の同期電動機の制御装置の電流演算の ベクトル図である。

【図4】 従来技術の電流指令および実電流の例を示す ベクトル図である。

【図5】 従来技術のアナログ波形の場合の電流指令および実電流波形の例を示す説明図である。

【図 6 】 従来技術のデジタル波形の場合の電流指令および実電流波形の例を示す説明図である((a)低速時、(b)高速時)。

【図7】 本発明と従来技術の場合の電流指令および実 電流波形の例を示す比較説明図である。

【図8】 従来の同期電動機の制御ブロック図の例である。

### 【符号の説明】

1 減算器、2 PI制御部、3 加算器、4 電流指 令演算部、5 電機子電流演算部、6 加算器、7 相 50 分配器、8 増幅器、9 電動機、10 検出器、11

微分器、12 補正部、13 ゲイン補償演算部、14 位相補償演算部、15 界磁電流演算部、16 加算器、21 関数パターン、22 関数パターン、31 界磁電流指令ベクトル、32 電機子電流指令ベクトル、33合成電流指令ベクトル、41 合成電流指令ベクトル、42 合成実電流ベクトル、43 界磁電流指令ベクトル、44 界磁実電流ベクトル、45 電機子

電流指令ベクトル、46 電機子実電流ベクトル、51 アナログ電流指令波形、52 アナログ実電流波形、61 デジタル電流指令波形、62 実電流波形、63 デジタル電流指令波形、64 実電流波形、71 補正後デジタル電流指令波形、72 補正後実電流波形、73 補正前デジタル電流指令波形、74補正前実電流波形、81 界磁電流指令演算部。

[図1]

SVC STC STC SID SID SIVC SID SID SIVC SPC SAC +0.16

32<sup>S | Q (| q)</sup>
33
S | D (| d)
S | D (| d)

[図3]

(a) 経 出 日 ア ト 大 大 大 大 大

41 電流指令 1。 42 実電流 1 ms 45 46 47 48 41 d h

【図4】

(b) ··· 理 用 0 字 型 型 型 型 型 型 型 形 取 形 N (SPD)

